

三级PC技术寻址方式的复习（6）PDF转换可能丢失图片或格式，建议阅读原文

https://www.100test.com/kao_ti2020/136/2021_2022__E4_B8_89_E7_BA_A7PC_E6_8A_c98_136423.htm

三级PC技术寻址方式的复习（6）6．基址加变址寻址 在寄存器基址加变址寻址方式中，操作数在内存储器中，而操作数的偏移地址EA是指令指明的一个基址寄存器和一个变址寄存器的内容之和。汇编格式：BR + IR（或 IR + BR）功能：BR的内容加上IR的内容，所得之和是操作数的偏移地址EA。BR表示基址寄存器，只能选用BX，BP之一 IR表示变址寄存器，只能选用SI，DI之一

$EA = BR + IR$ 寄存器基址加变址的寻址方式如图所示。基址寄存器选用BP，则操作数在当前堆栈段中。 $PA = (SS) \times 10H + EA$ 基址寄存器选用BX，则操作数在当前数据段中。 $PA = (DS) \times 10H + EA$ 例：MOV AX BX + SI 表示将BX的内容与SI的内容相加作为操作数存放单元距数据段基址的偏移值。 $EA = BX + SI = 2000H + 0006H = 2006H$ $PA = DS \times 10H + EA = 50000H + 2006H = 52006H$

100Test 下载频道开通，各类考试题目直接下载。详细请访问 www.100test.com