

三级PC技术寻址方式的复习（5）PDF转换可能丢失图片或格式，建议阅读原文

[https://www.100test.com/kao\\_ti2020/136/2021\\_2022\\_\\_E4\\_B8\\_89\\_E7\\_BA\\_A7PC\\_E6\\_8A\\_c98\\_136425.htm](https://www.100test.com/kao_ti2020/136/2021_2022__E4_B8_89_E7_BA_A7PC_E6_8A_c98_136425.htm) 三级PC技术寻址方式的

复习（5）5. 寄存器相对寻址 在寄存器相对寻址方式中，操作数在内存存储器中，而操作数的偏移地址EA是指令指明的寄存器的内容与指令中给出的位移量相加之和。汇编格式：XR

（或 $R + X$ ， $X + R$ ）功能：R的内容与X相加之和为操作数的偏移地址EA。R（Register 寄存器的简写，只能是SI，DI，BX，BP其中之一。）X表示位移量，其值是用8位或16位二进制补码表示的有符号数。

寄存器相对寻址和寄存器间接寻址在汇编格式相比较就是多了位移量X，在计算EA时寄存器相对寻址就要多加上位移量X。EA = R + X 寄存器相对寻址的寻址方式如图所示。

若用寄存器SI，DI，BX变址寻址，则操作数在当前数据段中。PA = (DS) × 10H + EA 若用寄存器BP变址寻址，则操作数在当前堆栈段中。PA = (SS)

× 10H + EA 例：MOV AI BX + 5 它是BX的内容加上8位位移量05H作为操作数存放的单元的偏移地址。如果使用BP，则隐含地表示操作数是存放在堆栈段中的。执行过程如图所示。

EA = BX + 05H = 2000H + 05H = 2005H PA = DS × 10H + EA = 60000H + 2005H = 62005H 这种寻址方式同样可用于表格

处理，表格的首地址可设置为位移量，利用修改基址或变址寄存器的内容来取得表格中的值。100Test 下载频道开通，各类考试题目直接下载。详细请访问 [www.100test.com](http://www.100test.com)