

PC技术辅导:取有效地址指令 PDF转换可能丢失图片或格式，  
建议阅读原文

[https://www.100test.com/kao\\_ti2020/454/2021\\_2022\\_PC\\_E6\\_8A\\_80\\_E6\\_9C\\_AF\\_E8\\_BE\\_c98\\_454793.htm](https://www.100test.com/kao_ti2020/454/2021_2022_PC_E6_8A_80_E6_9C_AF_E8_BE_c98_454793.htm) 4、取有效地址指

令LEA(Load Effective Address) 指令LEA是把一个内存变量的有效地址送给指定的寄存器。其指令格式如下：LEA Reg, Mem  
该指令通常用来对指针或变址寄存器BX、DI或SI等置初值之用。其功能如右图所示。例如：图5.4 LEA指令的功能示意图

... BUFFERDB 100 DUP(?) ... LEABX, BUFFER .把字节变

量BUFFER在数据段内的偏移量送给BX ... 问题：指令“LEA BX BUFFER”和“MOV BX, OFFSET BUFFER”的执行效果是一样的吗？指令“LEA BX, [BX 200]”和“MOV BX, OFFSET [BX 200]”二者都正确吗？

5、取段寄存器指令(Load Segment Instruction) 该组指令的功能是把内存单元的一个“低字”传送给指令中指定的16位寄存器，把随后的一个“高字”传给相应的段寄存器(DS、ES、FS、GS和SS)。其指令格式如下：

LDS/LES/LFS/LGS/LSS Reg, Mem 指令LDS(Load Data Segment Register)和LES(Load Extra Segment Register)在8086CPU中就存在，而LFS和LGS(Load Extra Segment Register)、LSS(Load Stack Segment Register)是80386及其以后CPU中才有的指令。若Reg是16位寄存器，那么，Mem必须是32位指针；若Reg是32位寄存器，那么，Mem必须是48位指针，其低32位给指令中指定的寄存器，高16位给指令中的段寄存器。指令的执行结果如图5.5所示。(a) 32位指针 (b) 48位指针 图5.5、LDS指令的执行步骤示意图

例如：... POINTER DD 12345678H ... LDSBX, POINTER ...

指令的执行结果如图5.5所示。各寄存器的内容

分别为：(BX)=5678H，(DS)=1234H。下面控件是学习和掌握MOV、MOVSX/MOVZX、XCHG、LEA、LDS/LES/LFS/LGS/LSS指令的，它可检查用户输入这些指令的合法性，并对合法的指令显示其执行的结果。注意：如果指令中含有表示内存单元的寻址方式，那么其控件中的"内存单元的类型"即表示该指令中内存单元的数据类型。100Test 下载频道开通，各类考试题目直接下载。详细请访问 [www.100test.com](http://www.100test.com)