

2011年计算机三级网络技术考试要点（10）PDF转换可能丢失图片或格式，建议阅读原文

https://www.100test.com/kao_ti2020/645/2021_2022_2011_E5_B9_B4_E8_AE_A1_c98_645635.htm 【考点十】微处理器

1.微处理器芯片发展简史多年来，微处理器的主流芯片一直是Intel体系结构的80x86芯片以及奔腾芯片。下表，给出微处理器发展的时间表。

| 年份 | 芯片名称 | 位 | 说明 |
|------|--------------|------|-------------------------------------|
| 1971 | 4004/4040 | 4 | 2 300个晶体管，45条指令，时钟频率低于1MHz |
| 1972 | 8008 | 8 | 3 500个晶体管，能处理字符型数据 |
| 1974 | 8080 | 8 | 6 000个晶体管，时钟频率2 MHz |
| 1974 | Motorola6800 | 8 | 4 000个晶体管，用于小型商业机器与汽车控制 |
| 1975 | Zilog Z80 | 8 | 8 500个晶体管，时钟频率2.5MHz,配备CP/M操作系统 |
| 1976 | MOS 6502 | 8 | 9 000个晶体管，组成Apple II,创立了个人计算概念 |
| 1978 | 8086 | 16 | 2.9万个晶体管，采用80x86指令集 |
| 1979 | 8088 | 8/16 | 2.9万个晶体管，组成IBM-PC/DOS个人电脑 |
| 1979 | MC 68000 | 32 | 6.8万个晶体管，组成Macintosh,成为GUI象征 |
| 1982 | 80286 | 16 | 13.4万个晶体管，时钟频率8-12MHz，有保护模式、虚存管理 |
| 1985 | 80386 | 32 | 27.5万个晶体管，时钟频率20MHz，4GB空间，Windows出现 |
| 1986 | MIPS R2000 | 32 | 18.5万个晶体管，第一个商用RISC芯片 |
| 1987 | Sun SPARC | 32 | 5万个晶体管，定义了RISC工作站 |
| 1989 | 80486 | 32 | 120万个晶体管，内置浮点处理与高速缓存 |
| 1993 | 经典奔腾 | 32 | 310万个晶体管，双整数单浮点，同时执行两条指令 |
| 1993 | PowerPC 601 | 32 | 280万个晶体管，首批可乱序执行，组成高档Mac |
| 1995 | 高能奔腾 | 32 | 550万个晶体管，同时执行3条指令 |
| 1997 | 多能奔腾 | 32 | 450万个晶体管，增加了57条多媒体指令集 |
| 1997 | 奔腾2 | 32 | 750万个晶体管，时钟频率233MHz |

~ 400MHz 1999 奔腾3 32 950万至2 900万个晶体管，450MHz
~ 1GHz 1999 安腾 64 宣布为IA-64的品牌名称，用于服务器与
工作站 2000 奔腾4 32 4 200万个晶体管，时钟频率突破2 GHz,
采用NetBurst 100Test 下载频道开通，各类考试题目直接下载
。详细请访问 www.100test.com